

920M REGISTER DECK seen from wiring side

D66:	5	6	7	Nand+5*inv	C66:	5	5	4	Adder18	B66:	5	5	9	Carry18	A66:	5	5	2	Mreg18
D65:	5	8	5	RxD18, RxX18	C65:	5	5	1	Qreg18	B65:	5	5	1	Areg18	A65:	--	7	8	6*10Kohm
D64:	5	6	7	Nand+5*inv	C64:	5	5	4	Adder17	B64:	5	5	6	Carry17	A64:	5	5	2	Mreg17
D63:	5	8	5	RxD17, RxX17	C63:	5	5	1	Qreg17	B63:	5	5	1	Areg17	A63:	5	7	3	TxD18, TxD17
D62:	5	5	3	Ireg04, Ireg03	C62:	5	5	1	Jreg16	B62:	5	5	2	Mreg16	A62:	--	7	8	6*10Kohm
D61:	5	6	7	Jgate16+5*inv	C61:	5	5	4	Adder16	B61:	5	5	9	Carry16	A61:	--	--	--	Dummy
D60:	5	8	5	RxD16, RxX16	C60:	5	5	1	Qreg16	B60:	5	5	1	Areg16	A60:	5	7	3	TxA16, TxD16
D59:	5	6	7	Jgate15+5*inv	C59:	5	5	1	Jreg15	B59:	5	5	2	Mreg15	A59:	--	7	8	6*10Kohm
D58:	5	5	3	Ireg02, Ireg01	C58:	5	5	4	Adder15	B58:	5	5	7	Carry15	A58:	5	6	7	Nand+5*inv
D57:	--	0	6	cables	C57:	5	5	1	Qreg15	B57:	5	5	1	Areg15	A57:	5	8	5	RxD15, RxX15
D56:	--	0	5	cables	C56:	5	6	7	Jgate14+5*inv	B56:	5	7	3	TxA14, TxD14	A56:	5	7	3	TxA15, TxD15
D55:	--	0	4	cables	C55:	5	5	1	Jreg14	B55:	5	5	2	Mreg14	A55:	--	0	9	cables
D54:	--	0	3	cables	C54:	5	5	4	Adder14	B54:	5	5	8	Carry14	A54:	--	0	9	cables
D53:	--	0	2	cables	C53:	5	5	1	Qreg14	B53:	5	5	1	Areg14	A53:	--	1	0	cables
D52:	--	0	1	cables	C52:	5	8	5	RxD14, RxX14	B52:	--	7	8	6*10Kohm	A52:	--	1	0	cables

D51:	--	0	1	cables	C51:	5	5	1	Jreg13	B51:	5	5	2	Mreg13	A51:	--	8	1	Reader Links
D50:	--	0	3	cables	C50:	5	5	4	Adder13	B50:	5	5	6	Carry13	A50:	5	6	7	Nand+5*inv
D49:	--	0	5	cables	C49:	5	5	1	Qreg13	B49:	5	5	1	Areg13	A49:	5	8	5	RxD13, RxX13
D48:	--	0	2	cables	C48:	5	5	1	Jreg12	B48:	5	5	2	Mreg12	A48:	5	7	3	TxA13, TxD13
D47:	5	6	7	Jgate13+5*inv	C47:	5	5	4	Adder12	B47:	5	5	9	Carry12	A47:	--	7	8	6*10Kohm
D46:	5	5	3	Preg13, Preg12	C46:	5	5	1	Qreg12	B46:	5	5	1	Areg12	A46:	--	7	8	6*10Kohm
D45:	5	6	7	Jgate12+5*inv	C45:	5	5	1	Jreg11	B45:	5	5	2	Mreg11	A45:	5	7	3	TxA12, TxD12
D44:	5	8	5	RxD12, RxX12	C44:	5	5	4	Adder11	B44:	5	5	7	Carry11	A44:	--	7	8	6*10Kohm
D43:	5	6	7	Jgate11+5*inv	C43:	5	5	1	Qreg11	B43:	5	5	1	Areg11	A43:	5	8	5	RxD11, RxX11
D42:	5	5	3	Preg11, Preg10	C42:	5	5	1	Jreg10	B42:	5	5	2	Mreg10	A42:	5	7	3	TxA11, TxD11
D41:	5	6	7	Jgate10+5*inv	C41:	5	5	4	Adder10	B41:	5	5	8	Carry10	A41:	5	7	3	TxA10, TxD10
D40:	5	8	5	RxD10, RxX10	C40:	5	5	1	Qreg10	B40:	5	5	1	Areg10	A40:	5	6	7	Nand+5*inv
D39:	5	6	7	Jgate09+5*inv	C39:	5	5	1	Jreg09	B39:	5	5	2	Mreg09	A39:	5	7	3	TxA09, TxD09

D32:	5	8	5	RxD09, RxX09	C32:	5	5	4	Adder09	B32:	5	5	6	Carry09	A32:	--	7	8	6*10Kohm
D31:	5	5	3	Preg09, -----	C31:	5	5	1	Qreg09	B31:	5	5	1	Areg09	A31:	5	7	3	TxA08, TxD08
D30:	5	6	7	Jgate08+5*inv	C30:	5	5	1	Jreg08	B30:	5	5	2	Mreg08	A30:	--	7	8	6*10Kohm
D29:	5	8	5	RxD08, RxX08	C29:	5	5	4	Adder08	B29:	5	5	9	Carry08	A29:	5	6	7	Nand+5*inv
D28:	5	5	3	Preg07, Preg08	C28:	5	5	1	Qreg08	B28:	5	5	1	Areg08	A28:	5	7	3	TxA07, TxD07
D27:	5	6	7	Jgate07+5*inv	C27:	5	5	1	Jreg07	B27:	5	5	2	Mreg07	A27:	--	7	8	6*10Kohm
D26:	5	8	5	RxD07, RxX07	C26:	5	5	4	Adder07	B26:	5	5	7	Carry07	A26:	--	8	0	Reader Links
D25:	5	6	7	Jgate06+5*inv	C25:	5	5	1	Qreg07	B25:	5	5	1	Areg07	A25:	5	8	5	RxD06, RxX06
D24:	5	5	3	Preg05, Preg06	C24:	5	5	1	Jreg06	B24:	5	5	2	Mreg06	A24:	5	7	3	TxA06, TxD06
D23:	--	0	2	cables	C23:	5	5	4	Adder06	B23:	5	5	8	Carry06	A23:	5	6	7	Nand+5*inv
D22:	--	0	5	cables	C22:	5	5	1	Qreg06	B22:	5	5	1	Areg06	A22:	--	7	8	6*10Kohm
D21:	--	0	3	cables	C21:	5	5	1	Jreg05	B21:	5	5	2	Mreg05	A21:	5	7	3	TxA05, TxD05
D20:	--	0	1	cables	C20:	5	5	4	Adder05	B20:	5	5	6	Carry05	A20:	5	8	5	RxD05, RxX05

D19:	--	0	1	cables	C19:	5	5	1	Qreg05	B19:	5	5	1	Areg05	A19:	--	0	7	cables
D18:	--	0	2	cables	C18:	5	6	7	Jgate05+5*inv	B18:	5	8	5	RxD04, RxX04	A18:	--	0	7	cables
D17:	--	0	3	cables	C17:	5	6	7	Jgate04+5*inv	B17:	5	7	3	TxA04, TxD04	A17:	--	0	8	cables
D16:	--	0	4	cables	C16:	5	5	1	Jreg04	B16:	5	5	2	Mreg04	A16:	--	0	8	cables
D15:	--	0	5	cables	C15:	5	5	4	Adder04	B15:	5	5	9	Carry04	A15:	5	6	7	Nand+5*inv
D14:	--	0	6	cables	C14:	5	5	1	Qreg04	B14:	5	5	1	Areg04	A14:	--	7	8	6*10Kohm
D13:	5	8	5	RxD03, RxX03	C13:	5	5	1	Jreg03	B13:	5	5	2	Mreg03	A13:	5	7	3	TxA03, TxD03
D12:	5	5	3	Preg03, Preg04	C12:	5	5	4	Adder03	B12:	5	5	7	Carry03	A12:	5	6	7	Nand+5*inv
D11:	5	6	7	Jgate03+5*inv	C11:	5	5	1	Qreg03	B11:	5	5	1	Areg03	A11:	--	7	8	6*10Kohm
D10:	5	8	5	RxD02, RxX02	C10:	5	5	1	Jreg02	B10:	5	5	2	Mreg02	A10:	5	7	3	TxA02, TxD02
D09:	5	6	7	Jgate02+5*inv	C09:	5	5	4	Adder02	B09:	5	5	8	Carry02	A09:	5	6	7	Nand+5*inv
D08:	5	5	3	Preg01, Preg02	C08:	5	5	1	Qreg02	B08:	5	5	1	Areg02	A08:	--	7	8	6*10Kohm
D07:	5	7	3	TxA01, TxD01	C07:	5	5	1	Jreg01	B07:	5	5	2	Mreg01	A07:	--	7	8	6*10Kohm
D06:	5	6	7	Jgate01+5*inv	C06:	5	5	4	Adder01	B06:	5	5	6	Carry01	A06:	5	6	7	Nand+5*inv
D05:	5	8	5	RxD01, RxX01	C05:	5	5	1	Qreg01	B05:	5	5	1	Areg01	A05:	5	5	1	"Qreg00"